

P-1

LTS8202AS

DAC (Digital to Analog Converter)
12bitDAC I2C to 4-20mA/0-20mA

特性

- 将I2C信号输入，将数据线性转换成4-20mA/0-20mA的模拟电流输出。
- 输入信号范围12Bit, 0x000-0xFFFF
- 输入I2C信号高电平: 2.7V- 5.5V
- 3bit I2C硬件地址位
- 输出电压误差: < 0.5%
- 输出电压线性度误差 0.1% (TPY)
- 电源电压: 9V -36V
- 功耗: <1mA
- 启动时间: <2ms
- 工作温度: -40°C to 85°C

描述

LTS8202AS是一个I2C信号转模拟信号转换器，即DAC，此芯片可以将12Bit数字量0x000-0xFFFF线性转换成0-20mA模拟电流，输出电流线性度0.1%。

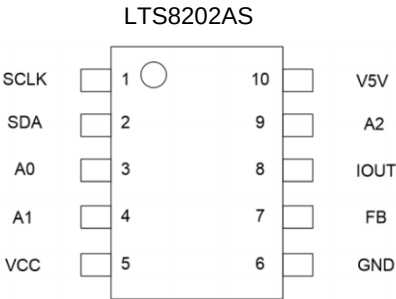
应用

- 传感器
- 泵阀控制
- 工业模拟信号隔离
- 0/4-20mA变送器
- PLC

1. 管脚定义

Pin Name	Pin Function
SCLK	I2C协议时钟信号
SDA	I2C协议数据信号
VCC	电源
GND	地
V5V	内部LDO，5V输出，必须外接1uF电容。
A0,A1,A2	I2C协议硬件地址位
IOUT	模拟电流输出，4-20mA输出口

表-A 管脚分布



2. 最大额定参数

工业操作温度	-40 °C to 85 °C
储存温度	-50 °C to 125 °C
输入电压	-0.3 V to VCC + 0.3 V
最大电压	36 V
ESD 保护	> 2000 V

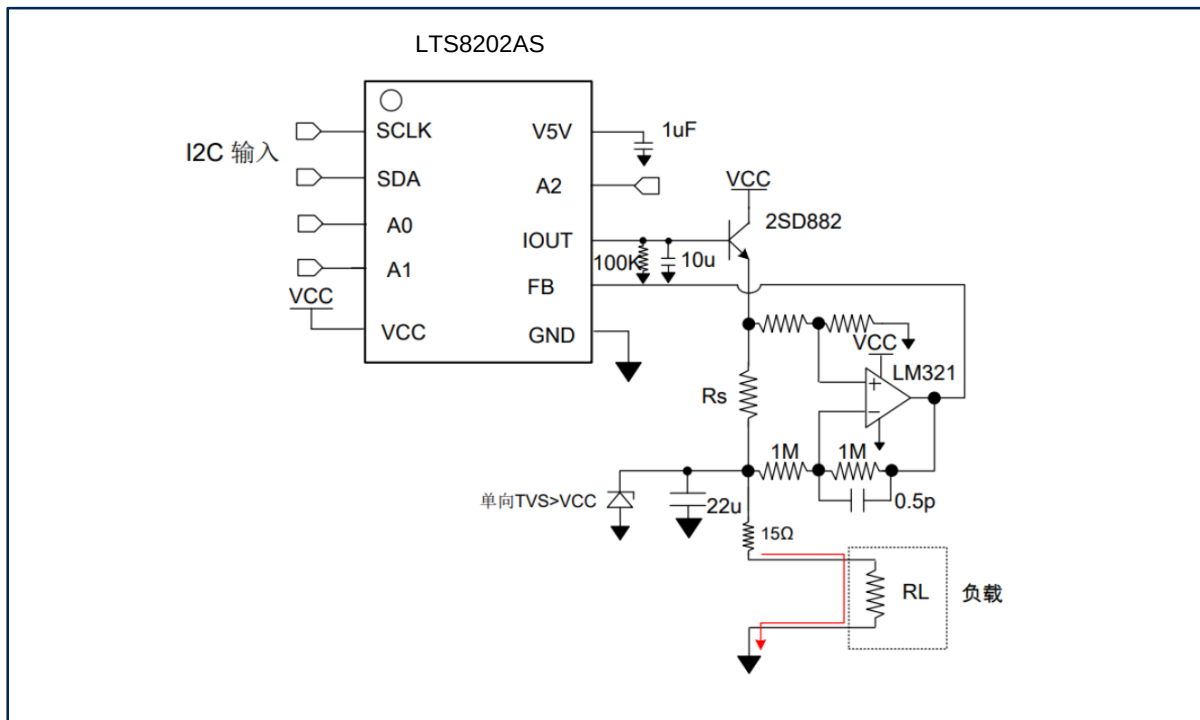
* 超过“最大额定值”中列出的参数值可能会造成永久性损坏设备。不保证器件在超出规范中列出的条件下操作。长时间暴露于极端条件下可能影响设备可靠性或功能。

3. 典型应用

3.1 共地型模式：

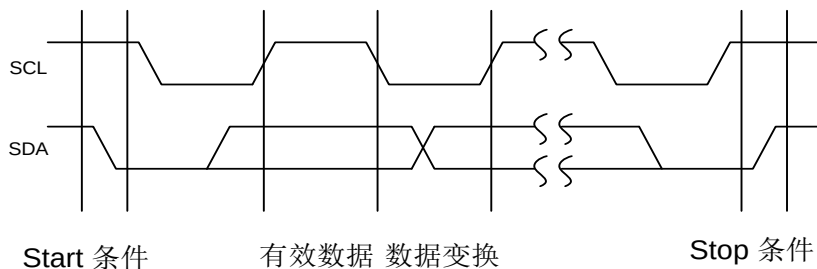
0/4-20mA输出 $I_{OUT}=5V/R_S * (DATA/0xFFFF)$ ，一般选择 $R_S=200\Omega$ 欧姆。

输出端TVS保护值大于VCC电压。



3.2 操作方法

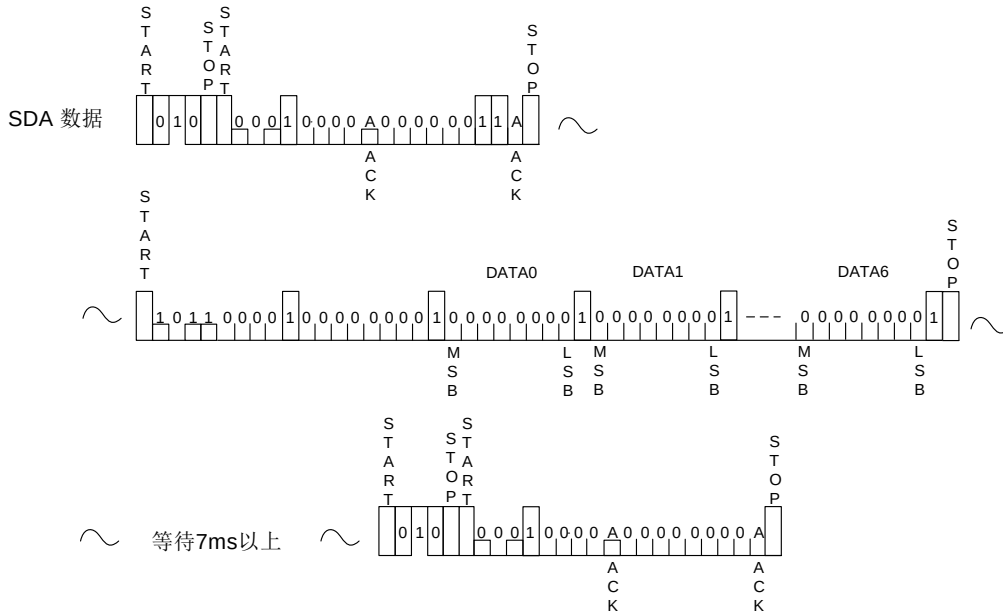
3.2.1 Start、Stop条件、有效数据、数据变换格式



3. 典型应用

3.2 操作方法

3.3.4 LTS8202ASL 支持将电压数据保存在芯片内，保证掉电启动后依旧能处于相应的电压输出状态。通过发送下图所示数据，可以实现写入的数据固化到芯片内部。



P-6

LTS8202AS
DAC (Digital to Analog Converter)
12bitDAC I2C to 4-20mA/0-20mA

4. 功能说明

LTS8202AS是一款高性能DAC芯片，数字量以I2C协议信号的方式输入到芯片中。通过在FB进行反馈采样，实现闭环的电流输出，并根据需求接入负载电阻，一般选择低温漂的200欧姆电阻，便可以通过IOUT输出0-25mA电流。输出电流大小为： $IOUT=5V/RS * (DATA/0xFFF)$ 。

5. 交流特性

符号	描述	最小	默认	最大	单位
f _{sclk}	I2C时钟频率			400K	Hz

6. 直流特性

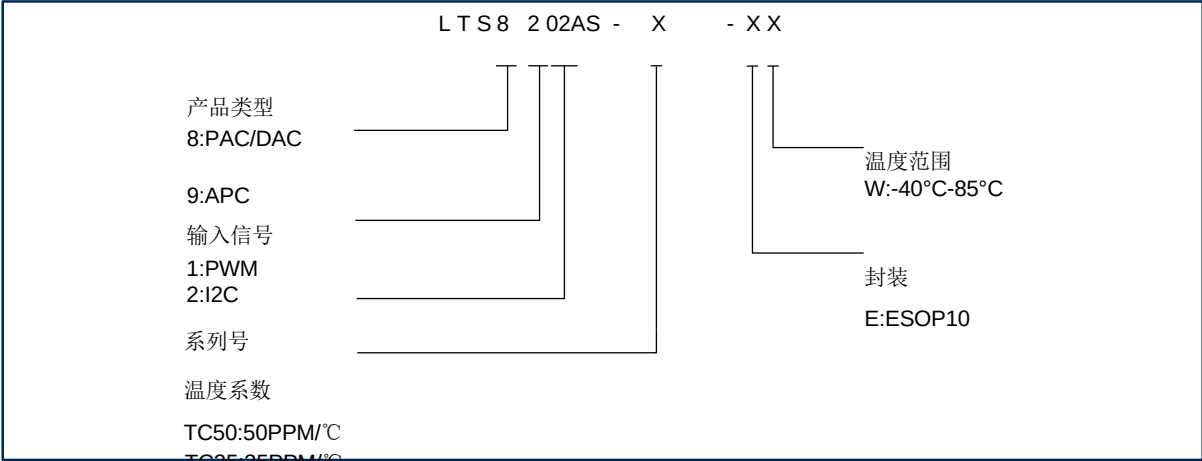
符号	描述	测试条件	最小	默认	最大	单位
VCC	电源电压		9	24	36	V
ICC	电源功耗	VCC @24V 空载		1.5	3	mA
IOUT	输出电流		0		25	mA
ΔIOUT*1	输出电流误差	与IOUT输出范围的比例		0.1	0.5	%
Lout	输出电流线性度			0.1		%
RL*2	负载电阻	VCC@24V			800	Ω
TC*3	温度系数				50	PPM/℃

*1：出厂精度0.5%，需要通过两点校准的方式获取0.1%的输出误差。
*2：此负载最大值指的是值外扩2SD882三极管的情况。
*3：25 PPM/℃版本，请联系厂商。

P-7

LTS8202AS
DAC (Digital to Analog Converter)
12bitDAC I2C to 4-20mA/0-20mA

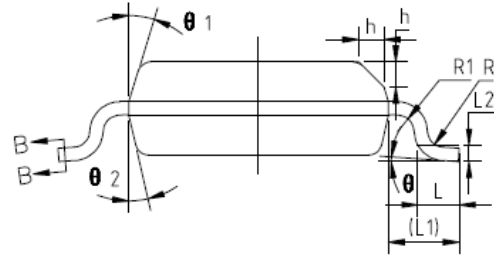
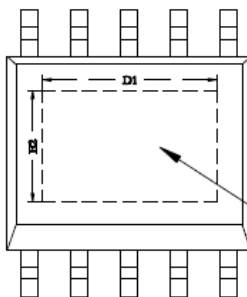
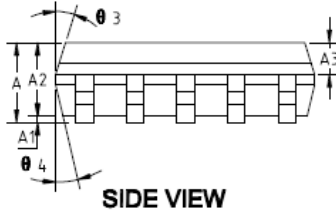
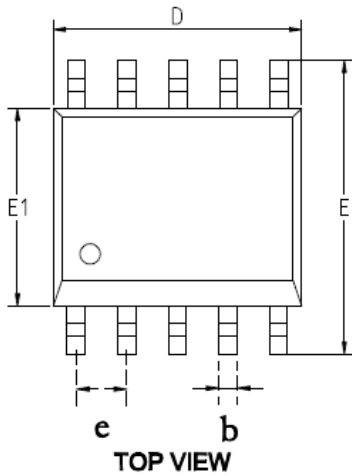
7. 订购须知



封装	工作温度	电源	温度系数	订购码
ESOP10	-40°C-85°C	9V-36V	50PPM/°C	LTS8202AS-TC50-EW

8. 封装信息

ESOP10



SYMBOL	MIN	NOM	MAX
A	1.35	1.50	1.65
A1	0.05	0.10	0.15
A2	1.35	1.40	1.50
A3	0.50	0.60	0.7
b	0.31	0.35	0.39
D	4.80	4.90	5.00
D1	3.20	3.30	3.40
e	1.0BSC		
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
E2	2.00	2.10	2.20
L	0.45	0.60	0.80
L1	1.04REF		
L2	0.25BSC		
R	0.07	—	—
R1	0.07	—	—
h	0.30	0.40	0.50
θ	0°	—	8°
θ1	6°	8°	10°
θ2	6°	8°	10°
θ3	5°	7°	9°
θ4	5°	7°	9°

NOTES:

1. ALL DIMENSIONS REFER TO JEDEC STANDARD MO-137E
2. DIMENSION D DOES NOT INCLUDE MOLD FLASH
3. DIMENSION E1 DOES NOT INCLUDE MOLD FLASH
4. FLASH OR PROTRUSION SHALL NOT EXCEED 0.25mm PER SIDE.